



**UNIVERSITÀ
DI SIENA
1240**

Oggetto: n.1 Borsa di ricerca

1. **Titolo (argomento) della ricerca**: Virtualizzazione di FPGA per servizi alle imprese
2. **Obiettivo del progetto della ricerca**: Realizzazione di piattaforma uso da remoto di FPGA virtualizzata
3. **L'attività del borsista riguarderà**: Utilizzazione di algoritmi e modelli di calcolo su FPGA parzialmente sviluppati nel progetto EDGE-ME per lo l'accesso remoto a servizio test-before-invest su piattaforma FPGA virtualizzata. Produzione di documentazione accurata delle attività svolte, al fine di garantirne la ripetibilità.
4. **Responsabile scientifico (tutor)**: Prof. Roberto Giorgi
5. **Struttura presso cui svolgerà l'attività**: Dipartimento di Ingegneria dell'Informazione e Scienze Matematiche (DIISM), Via Roma 56, Siena
6. **Durata della borsa**: 7 mesi
7. **Importo della borsa**: 19000 euro (costo complessivo per 7 mesi)
8. **Titoli richiesti**: Classe LM 29 - Ingegneria Elettronica o equivalente
9. **Modalità di selezione**: Curriculum e titoli