



**VERBALE PER LA VALUTAZIONE COMPARATIVA PER L'AFFIDAMENTO A SOGGETTI ESTERNI
ALL'UNIVERSITÀ DI INCARICHI DI LAVORO AUTONOMO (definizione dei criteri)**

Avviso Pubblico del 13/11/2024 con scadenza 29/11/2024 per il conferimento di un incarico individuale con contratto di lavoro autonomo per la seguente attività: "Sviluppo e caratterizzazione sperimentale di generatori di numeri casuali a entropia controllata, di tipo 'full-digital/true-random' e implementabili su hardware FPGA, sfruttando architetture basate su oscillatori nonlineari (Digital Nonlinear Oscillators)", prot. N. 0225907 del 13/11/2024

Il giorno 12/01/2026 alle ore 10 si riunisce la Commissione Giudicatrice per il conferimento di un incarico individuale con contratto di lavoro autonomo per la seguente attività: Sviluppo e caratterizzazione sperimentale di generatori di numeri casuali a entropia controllata, di tipo 'full-digital/true-random' e implementabili su hardware FPGA, sfruttando architetture basate su oscillatori nonlineari (Digital Nonlinear Oscillators) per stabilire i criteri per la valutazione del curriculum presentato dai candidati.

La Commissione risulta così composta:

Prof.ssa Ada Fort

Prof. Marco Mugnaini

Prof. Tommaso Addabbo



I commissari dichiarano di non trovarsi in situazioni di incompatibilità fra di loro ai sensi dell'art. 51 e dell'art. 52 del C.P.C. ed in particolare, in rapporto di parentela o di affinità, fino al 4° grado incluso; viene quindi eletto Presidente il/la Prof. Tommaso Addabbo e il/la Prof. Ada Fort ricopre il ruolo di Segretario.

Per la partecipazione alla selezione è richiesto:

Laurea Magistrale nella Classe LM-32 - Ingegneria Informatica. Conoscenza degli strumenti di sviluppo Xilinx, e degli strumenti di simulazione e modellazione di sistemi in ambiente MATLAB. Conoscenza delle architetture FPGA SRAM-based.

La persona selezionata dovrà occuparsi di:

L'incarico prevede lo sviluppo e la caratterizzazione sperimentale di generatori di numeri casuali a entropia controllata, di tipo 'full-digital/true-random' e implementabili su hardware FPGA, sfruttando architetture basate su oscillatori nonlineari (Digital Nonlinear Oscillators). Gli strumenti di sviluppo includono software Xilinx per la sintesi logica ad alto e basso livello (HLS e VHDL) e schede di sviluppo Digilent Arty (Artix 7).

La Commissione stabilisce i seguenti criteri di valutazione e decide di assegnare il punteggio totale di 100 punti attribuendo un punteggio a ciascun requisito come di seguito riportato:

- un massimo di punti 70 ai titoli;
- un massimo di punti 30 al colloquio.

Stabilisce inoltre di suddividere il punteggio riservato ai titoli nel modo seguente:

- Laurea magistrale, specialistica o v.o., fino ad un massimo di punti 5 di cui
 - o titolo conseguito a pieni voti (110/110 e lode) = 5 punti;



- titolo di studio 110/110 = 4 punti;
- altro punteggio titolo di studio = 1 punto
- Altri titoli di studio, fino ad un massimo di punti 10 di cui:
 - dottorato fino a un massimo di punti 10
 - master fino a un massimo di 2
- Curriculum scientifico-professionale: fino ad un massimo di punti: 30 a seconda dell'attinenza o meno con il tema di ricerca
- Pubblicazioni scientifiche, fino ad un massimo di punti 25 di cui:
 - Pubblicazioni su riviste fino ad un massimo di punti 3 per pubblicazione, a seconda dell'attinenza o meno con il tema di ricerca
 - Pubblicazioni su atti di Conferenza fino ad un massimo di punti 2 per pubblicazione, a seconda dell'attinenza o meno con il tema di ricerca

Il colloquio è fissato per il giorno lunedì 26/01/2026 alle ore 17:30 e si svolgerà telematicamente attraverso la piattaforma Goole Meet al link: <https://meet.google.com/dmr-hzdw-rnt>

La commissione ne dà comunicazione alla Segreteria Amministrativa del Dipartimento.

Alle ore 10:30 null'altro essendovi da trattare la riunione è tolta

Il presente verbale è redatto, letto e sottoscritto con firma digitale.

Letto e sottoscritto.

Prof.ssa Ada Fort

Prof. Marco Mugnaini

Prof. Tommaso Addabbo