



**UNIVERSITÀ
DI SIENA
1240**

**DIPARTIMENTO
INGEGNERIA DELL'INFORMAZIONE
E SCIENZE MATEMATICHE**

Disposizione del Direttore del
Dipartimento di Ingegneria
dell'Informazione e Scienze
Matematiche

Classificazione: VII/16

N. allegati: 0

Nomina della commissione relativa alla procedura di selezione per il conferimento di n. 1 incarico individuale con contratto di lavoro autonomo per attività di “PROGETTAZIONE E VALIDAZIONE MODULI HARDWARE SU FPGA PER APPLICAZIONI DISTRIBUITE SU MULTI-FPGA” (Avviso n. 23/2026)

IL DIRETTORE DEL DIPARTIMENTO DI INGEGNERIA DELL'INFORMAZIONE E SCIENZE MATEMATICHE

VISTO il Decreto del Presidente della Repubblica 9 maggio 1994, n. 487, e successive modifiche ed integrazioni;

VISTO il Decreto Legislativo 30 marzo 2001, n. 165 recante norme generali sull'ordinamento del lavoro alle dipendenze delle Amministrazioni Pubbliche ed in particolare l'art. 35-bis introdotto dalla Legge 6 novembre 2012, n. 190, “cd. Anticorruzione”;

VISTO lo Statuto dell'Università di Siena, emanato con Decreto Rettorale n.1521/2024 dell'8 agosto 2024;

VISTO il Decreto Legislativo 14 marzo 2013, n. 33 “Riordino della disciplina riguardante il diritto di accesso civico e gli obblighi di pubblicità, trasparenza e diffusione di informazioni da parte delle pubbliche amministrazioni”;

PRESO ATTO dell'avviso pubblico Rep. n. 184/2026 Prot n. 148329 del 4/8/2026 per l'attribuzione di n. 1 incarico di lavoro **“PROGETTAZIONE E VALIDAZIONE MODULI HARDWARE SU FPGA PER APPLICAZIONI DISTRIBUITE SU MULTI-FPGA”** ed in particolare l'art. 5 che prevede l'istituzione di un'apposita commissione;

CONSIDERATO che il 20/8/2026 è scaduto il termine per la presentazione delle domande;

Università degli Studi di Siena – Dipartimento di Ingegneria dell'Informazione e Scienze Matematiche

Via Roma, 56 – 53100 Siena

Segreteria Amministrativa - amministrazione@diism.unisi.it

Ufficio Studenti e Didattica - didattica.diism@unisi.it

Partita IVA 00273530527 – C.F. 80002070524 – www.diism.unisi.it



**UNIVERSITÀ
DI SIENA
1240**

**DIPARTIMENTO
INGEGNERIA DELL'INFORMAZIONE
E SCIENZE MATEMATICHE**

CONSIDERATA la competenza, del prof. Roberto Giorgi, della prof.ssa Monica Bianchini, del prof. Marco Maggini e del prof. Franco Scarselli nelle materie oggetto della procedura;

PRESO ATTO che sono state acquisite le dichiarazioni rese individualmente dai membri della nominanda commissione, in ottemperanza alle disposizioni di cui al citato art.35bis del D. Lgs. 165/2001;

D I S P O N E

La Commissione Giudicatrice della selezione di cui all'avviso n. 23/2026 del 4/8/2026 relativo al conferimento di n. 1 incarico individuale con contratto di lavoro autonomo per attività di **"PROGETTAZIONE E VALIDAZIONE MODULI HARDWARE SU FPGA PER APPLICAZIONI DISTRIBUITE SU MULTI-FPGA"**, è così composta:

- Prof. Roberto Giorgi, professore di II fascia del Dipartimento di Ingegneria dell'Informazione e Scienze Matematiche;
- Prof. Monica Bianchini, professoressa di II fascia del Dipartimento di Ingegneria dell'Informazione e Scienze Matematiche;
- Prof. Marco Maggini, professore di I fascia del Dipartimento di Ingegneria dell'Informazione e Scienze Matematiche;
- Prof. Franco Scarselli, professore di I fascia del Dipartimento di Ingegneria dell'Informazione e Scienze Matematiche (supplente);

Il presente provvedimento sarà pubblicato nell'albo on line e nelle pagine web di Ateneo.

Siena, data della firma digitale

Il Direttore del Dipartimento
di Ingegneria dell'Informazione e Scienze Matematiche
Prof. Valerio Vignoli

Visto
Il Responsabile del procedimento
Dott.ssa Anna Baldi

Università degli Studi di Siena – Dipartimento di Ingegneria dell'Informazione e Scienze Matematiche

Via Roma, 56 – 53100 Siena

Segreteria Amministrativa - amministrazione@diism.unisi.it

Ufficio Studenti e Didattica - didattica.diism@unisi.it

Partita IVA 00273530527 – C.F. 80002070524 – www.diism.unisi.it